



U subotu i nedelju, 11. i 12. novembra 2017. na Fakultetu inženjerskih nauka održana je radionica FPGA - dizajn digitalnih logičkih kola, namenjena učenicima III razreda specijalnog matematičkog odeljenja Prve kragujevačke gimnazije i učenicima IV razreda Druge kragujevačke gimnazije. Cilj radionice je ovladavanje teorijskim osnovama digitalnih mreža na FPGA integrisanom kolu i korišćenjem Xilinx ISE Design Suite softverskog alata. Polaznici su se upoznali sa osnovama arhitekture Diligent Nexys 2 platforme koja se bazira na Xilinx Spartan 3E FPGA integrisanom kolu, kao i sa softverskim alatom za projektovanje digitalnih mreža na FPGA ploči.

[Saznajte više o radionici](#)

[Opis kursa>>>](#)

[Pogledajte fotografije u galeriji>>>](#)