



Fakultet inženjerskih nauka uspostavio je tokom školske 2017/2018. saradnju sa izraelskom kompanijom Veriest (<http://www.veriests.com/>).

U okviru izbornog predmeta Projektovanje VLSI sistema na studijskom programu Računarska tehnika i softversko inženjerstvo (iz oblasti Elektrotehnike i računarske tehnike) držaće se kurs iz Projektovanja i Verifikacije čipova po metodologiji kompanije Veriest. Predstavnici kompanije će održati gostujuća predavanja, a studenti koji budu uspešno savladali program imajuće mogućnost da apliciraju za praksu i eventualno zaposlenje u kompaniji Veriest.

Za pohađanje kursa potrebno je predznanje iz Arhitekture računarskih sistema i Mikrokontrolerskih sistema. Za sve dodatne informacije studenti RTSI se mogu obratiti prof. dr Aleksandru Peuliću.