

Студијски програм/студијски програми : Машинско инжењерство				
Врста и ниво студија: Основне академске судије				
Назив предмета: Архитектура рачунарских система				
Наставник: Радуловић Ј. Јасна				
Статус предмета: Обавезни модула М7, V семестар				
Број ЕСПБ: 6				
Услов: нема				
Циљ предмета Упознавање са архитектуром и организацијом рачунарског система. Обучавање студената за програмирање микроконтролера.				
Исход предмета Детаљно упознавање структуре и функције главних делова рачунарског система: процесора, меморијског система, спрежног система, улазно/излазног система. Упознавање архитектуре микроконтролера и савладавање програмирања на асемблерском језику микроконтролера.				
Садржај предмета <i>Теоријска настава</i> Бројни системи и кодови; Елементи прекидачке алгебре; Основи дигиталне електронике; Структура рачунарских система; Подаци и инструкције; Структура процесора; Меморија; Организација У/И система; Магистрала; Рачунарске мреже. <i>Практична настава:</i> Упознавање архитектуре микроконтролера и савладавање програмирање на асемблерском језику микроконтролера.				
Литература 1. Предавања др Јасне Радуловић у електронском облику. 2. Станковић, С., Лаковић Р., <i>Електроника</i> , Електротехнички факултет, Подгорица, 1999.				
Допунска литература 1. Patterson, D., Hennessy, J., <i>Computer Organisation and Design</i> , Morgan Kaufmann Publishers Inc., San Francisco, California, USA, 1996. 2. Stallings, NJ., <i>Computer Organisation and Architecture</i> , Prentice Hall, Englewood Cliffs, New Jersey, USA, 1996.				
Број часова активне наставе				Остали часови 1
Предавања: 3	Вежбе: 1.6	Други облици наставе: 0.4	Студијски истраживачки рад: 0	
Методе извођења наставе Предавања, аудиторне вежбе, лабораторијске вежбе.				
Оцена знања (максимални број поена 100)				
Предиспитне обавезе	поена	Завршни испит	поена	
лабораторијске вежбе	10	писмени испит		
семинарски рад	25	усмени испит	30	
колоквијум, тестови	35		